# This Page Is Inserted by IFW Operations and is not a part of the Official Record

### BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

### THIS PAGE BLANK (USPTO)

### 09/926188.

PCT/JP00/01863

#### 广 JP00/01863 日

PATENT OFFICE JAPANESE GOVERNMENT 27.03.00

別紙添付の書類に記載されている事項は下記の出願書類に記載されて いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

1999年 3月26日

REC'D' 19 MAY 2000

**WIPO** 

PCT

顴 番 Application Number:

平成11年特許顯第124682号

出 人 Applicant (s):

科学技術振興事業団

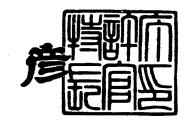
科学技術庁無機材質研究所長

## **PRIORITY**

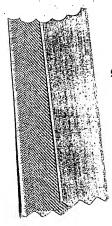
COMPLIANCE WITH RULE 17.1(a) OR (b)

2000年 4月28日

特許庁長官 Commissioner. Patent Office



出証番号 出証特2000-3030416



#### 特平11-12468

【書類名】

特許願

【整理番号】

PJST1605

【提出日】

平成11年 3月26日

【あて先】

特許庁長官 殿

【発明者】

【住所又は居所】 茨城県つくば市並木1-1 無機材質研究所内

【氏名】

安藤 寿浩

【発明者】

【住所又は居所】

茨城県つくば市並木1-1 無機材質研究所内

【氏名】

佐藤 洋一郎

【発明者】

【住所又は居所】

茨城県つくば市並米1-1 無機材質研究所内

【氏名】

野洲、栄治

【発明者】

【住所又は居所】

茨城県つくば市二の宮1-25-13、ルネス柳橋30

2

【氏名】

蒲生 美香

【発明者】

【住所又は居所】

茨城県つくば市並木2-5-5 フレグランス並木A-

102

【氏名】

坂口 勲

【特許出願人】

【識別番号】

396020800

【氏名又は名称】

科学技術振興事業団

【特許出願人】

【識別番号】

591030983

【氏名又は名称】

科学技術庁無機材質研究所長

【代理人】

【識別番号】

100082876

【弁理士】

【氏名又は名称】 平山 一幸

【電話番号】 03-3352-1808

【代理人】

【識別番号】 100069958

【弁理士】

【氏名又は名称】 海津 保三

【手数料の表示】

【予納台帳番号】 031727

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【書類名】 明細書

【発明の名称】 n型半導体ダイヤモンド及びその製造方法

【特許請求の範囲】

【請求項1】 不純物原子を含み、室温以上の移動度の温度勾配が $T^{-3}$ / $^2$ である、n型半導体ダイヤモンド。

【請求項2】 前記不純物原子がイオウのドナー原子であることを特徴とする、請求項1記載のn型半導体ダイヤモンド。

【請求項3】 不純物原子であるイオウのドナーレベルが0.38eVである、n型半導体ダイヤモンド。

【請求項4】 不純物原子であるイオウの含有量が少なくとも $10^{13}\,\mathrm{cm}^{-3}$ である、n型半導体ダイヤモンド。

【請求項 5】 前記構成に加え、室温におけるキャリア濃度が少なくとも $10^{13}\,\mathrm{cm}^{-3}$ であることを特徴とする、請求項 $1\sim4$ のいずれかに記載のn型半導体ダイヤモンド。

【請求項6】 前記構成に加え、ラマンスペクトルのダイヤモンドピーク半値幅が6波数以下であることを特徴とする、請求項1~5のいずれかに記載のn型半導体ダイヤモンド。

【請求項7】 前記構成に加え、励起発光スペクトルにおいて、自由励起子による発光が観察されることを特徴とする、請求項1~6のいずれかに記載のn型半導体ダイヤモンド。

【請求項8】 前記構成に加え、室温におけるキャリア移動度が 580 cm  $2\text{ V}^{-1} \cdot \text{s}^{-1}$  以上であることを特徴とする、請求項  $1\sim 7$  のいずれかに記載の n 型半導体ダイヤモンド。

【請求項9】 n型半導体ダイヤモンドの製造方法において、ダイヤモンドの構成原子のソースとなる炭化水素と、ドーパントとなるイオウのソースとなるイオウ化合物ガスと、水素ガスとを混合した原料ガスを基板に導入し、n型半導体ダイヤモンド薄膜がエピタキシャル成長することを特徴とする、n型半導体ダイヤモンドの製造方法。

【請求項10】 前記原料ガスの活性化に電気、熱および光のうち少なくと

も一種類を使用することを特徴とする、請求項<u>9</u>に記載のn型半導体ダイヤモンドの製造方法。

【請求項11】 ダイヤモンドをマイクロ波プラズマCVD法によって気相合成する方法において、ダイヤモンドの構成原子のソースとなる炭化水素と、ドーパントとなるイオウのソースとなるイオウ化合物ガスと、水素ガスとを混合した原料ガスをマイクロ波プラズマにして基板に導入し、n型半導体ダイヤモンド薄膜がエピタキシャル成長することを特徴とする、n型半導体ダイヤモンドの製造方法。

【請求項12】 前記イオウ化合物の添加量が、総流量比で少なくとも2000ppm以下であることを特徴とする、請求項9又は11に記載のn型半導体ダイヤモンドの製造方法。

【請求項13】 前記イオウ化合物が硫化水素であることを特徴とする、請求項9、11、12のいずれかに記載のn型半導体ダイヤモンドの製造方法。

【請求項14】 前記炭化水素の炭素と前記イオウ化合物のイオウとの比が 1000~10000ppmであることを特徴とする、請求項9、11~13の いずれかに記載のn型半導体ダイヤモンドの製造方法。

#### 【発明の詳細な説明】

[0001]

#### 【発明の属する技術分野】

この発明は、従来の半導体では不可能である小型ハイパワーデバイス、高出力 高周波デバイス及び耐放射線集積回路等の電子デバイスなどに利用でき、n導電 型の高移動度かつ結晶性の良いn型半導体ダイヤモンド及びその製造方法に関す るもので、特に、ドナー原子をダイヤモンド薄膜中に効果的に添加したn型半導 体ダイヤモンド及びその製造方法に関するものである。

[0002]

#### 【従来の技術】

現在使用されているSi系半導体やガリウムヒ素半導体では、素子の微細化、 高密度化により素子内部の電界強度が上昇し、また使用時の発熱が問題となり、 従来の半導体にとっては今後過酷な環境に適応することが要求される。 これに対し、ダイヤモンドはワイドバンドギャップ半導体であり、電子及び正 孔移動度がもっとも高く、ブレークダウン電界が非常に高いうえ、高温や放射線 下での電子正孔対の発生が非常に少ないため、ハイパワー、高周波動作、高温動 作用のデバイスに使用される可能性が高く、過酷な環境に適応し得ることから、 高品質のダイヤモンド結晶薄膜が必要になってくる。

[0003]

これまで低抵抗p型半導体ダイヤモンドはホウ素ドープで容易に作製することができたが、低抵抗n型半導体ダイヤモンドについては、CVDダイヤモンドへのドープ法を含め数多くの製造法が研究されてきてはいるものの、高品質の半導体ダイヤモンド結晶薄膜を得ることは実際には困難であった。

例えば、チッソをドープしたダイヤモンドは活性化エネルギーが低いため室温では絶縁体になってしまうことが報告されている(Mat.Res.Soc.Symp.Proc.162,3-14(1990))。さらにリンをドープしたn型ダイヤモンド結晶薄膜も報告されているが、電気抵抗が高すぎて現実的な使用には適さない(Mat.Res.Soc.Symp.Proc.162,23-34(1990))。

[0004]

また、PH3を用いてCVD法でリンをドープするn型ダイヤモンド結晶薄膜の製造法についても報告があるが、生成物のキャリア移動度が低く、また温度依存性が強いため、高品質のn型半導体ダイヤモンドを得ることはできない。

以上のようにCVD法では、これまでn型半導体ダイヤモンド結晶薄膜の各種 製造法について報告はあるが、高品質のものは得られていない。

#### 【発明が解決しようとする課題】

[0005]

ところで、マイクロ波プラズマCVD法によるリンドープダイヤモンドの製造については、水素と炭化水素の反応ガス中にフォスフィン(PH3)を導入し、マイクロ波プラズマ中でフォスフィンを分解してリンをドープする方法、高温下または紫外線照射下でフォスフィンを分解してリンをドープする方法が知られている。

しかし、このマイクロ波プラズマCVD法によると、ダイヤモンド中へは水素と結合した状態のリンがドープされるため、リンは電子の供給体とはならず、またリンがドープされたとしても、n型半導体ダイヤモンドのキャリヤ移動度が低く、準位も深いため高品質のn型半導体は得られておらず、実用に耐えるものではない。

#### [0006]

さらに、ダイヤモンドにリンイオンを加速して打ち込む方法も知られているが、この方法では炭素と比べて質量が大きいリンを打ち込むことになって、ダイヤモンド中に欠陥を生じさせるとともに、リンは炭素と結合することなしにダイヤモンド格子中に侵入型として含まれるため、ダイヤモンド格子中に結合を作ることは困難であり、高品質のn型半導体ダイヤモンドは得られていない。

#### [0007]

またプラズマを用いないダイヤモンドへのリンドープ法として、反応系に黒鉛と赤リンを置き系内で蒸発させてダイヤモンドを合成するとともに、その中にリンをドープさせる化学輸送反応法も知られている。

しかし、黒鉛と赤リンの反応速度や蒸発速度の違いのため、リン濃度の制御が 困難となり、高品質のn型半導体は得られない。

#### [0008]

近時、5価以上の原子をドナー原子として添加したn型ダイヤモンド半導体の 提案もなされている(特開平10-194889号公報)。しかしながら、イオ ウを添加したn型半導体ダイヤモンドは未だ実現されておらず、その製造方法に ついても同様に課題となっている。

#### [0009]

しかしながら最近、本発明者等は、マイクロ波プラズマCVD法でダイヤモンド結晶薄膜を製造する際に、少量の硫化水素(H<sub>2</sub>S)を添加すると、生成するダイヤモンド結晶薄膜の品質が向上することを見出し、硫化水素をドーパントのソースとすると高品質のn型半導体ダイヤモンドが製造できることを見出した。

したがって、良質の p 型、 n 型半導体ダイヤモンドの両方がそろうことによって、例えば発光ダイオード、半導体レーザー、大電力トランジスタ、大電力整流

器、高温動作可能なダイオード及びトランジスタの製造等に応用の範囲が広汎に 広がり、その波及効果は極めて大きくなる。

[0010]

本発明はこのような事情に鑑み、n導電型の高移動度かつ高品質のn型半導体 ダイヤモンド及びその製造方法を提供することを目的としている。

[0011]

#### 【課題を解決するための手段】

上記目的を達成するために、本発明のn型半導体ダイヤモンドのうち請求項1記載の発明は、不純物原子を含んでいて、移動度の室温以上での温度勾配が $T^{-3}$ 2であることを特徴とする。

請求項2記載の発明は上記構成に加え、不純物原子がイオウのドナー原子であることを特徴とする。

また、請求項3記載の発明は、不純物原子であるイオウのドナーレベルが0.38eVであることを特徴とする。

さらに請求項4記載の発明は、不純物原子であるイオウの含有量が少なくとも  $10^{13}\,\mathrm{cm}^{-3}$ であることを特徴とする。

また請求項 5 記載の発明は、上記構成に加え、室温におけるキャリア濃度が少なくと $10^{13}$  cm $^{-3}$ であることを特徴とする。

さらに請求項6記載の発明は、ラマンスペクトルのダイヤモンドピーク半値幅 が6波数以下であることを特徴とする。

また請求項7記載の発明は、励起発光スペクトルにおいて、自由励起子による発光が観察されることを特徴とする。

さらに請求項 8 記載の発明は、室温におけるキャリア移動度が  $580 \text{ cm}^2 \text{ V}$   $-1 \cdot \text{s}^{-1}$  以上であることを特徴とする。

[0012]

このような構成のn型半導体ダイヤモンドでは、キャリアの源がドナー原子によるものであり、高移動度かつ高品質である。

[0013]

また請求項9記載の発明は、n型半導体ダイヤモンドの製造方法において、ダ

イヤモンドの構成原子のソースとなる炭化水素と、ドーパントとなるイオウのソ ースとなるイオウ化合物ガスと、水素ガスとを混合した原料ガスを基板に導入し 、n型半導体ダイヤモンド薄膜がエピタキシャル成長することを特徴とする。

さらに請求項10記載の発明は、上記構成に加え、原料ガスの活性化に電気、 熱および光のうち少なくとも一種類を使用することを特徴とする。

また請求項11記載の発明は、ダイヤモンドをマイクロ波プラズマCVD法によって気相合成する方法において、ダイヤモンドの構成原子のソースとなる炭化水素と、ドーパントとなるイオウのソースとなるイオウ化合物ガスと、水素ガスとを混合した原料ガスをマイクロ波プラズマにして基板に導入し、n型半導体ダイヤモンド薄膜がエピタキシャル成長することを特徴とする。

さらに請求項12記載の発明は、上記構成に加え、イオウ化合物の添加量が、 総流量比で少なくとも2000ppm以下であることを特徴とする。

また請求項13記載の発明は、イオウ化合物が硫化水素であることを特徴とする。

さらに請求項14記載の発明は、炭化水素の炭素とイオウ化合物のイオウとの 比が1000~1000ppmであることを特徴とする。

[0014]

このような構成のn型半導体ダイヤモンドの製造方法では、高移動度かつ高品質のn型半導体ダイヤモンドを製造することができる。

[0015]

#### 【発明の実施の形態】

以下、この発明によるn型半導体ダイヤモンド及びその製造方法の好適な実施の形態を説明する。なお、薄膜成長法としては、原料ガスを活性化する方法に応じ、電気、熱及び光エネルギーのいずれかを利用する成長法でよいが、本実施形態では電気エネルギー及び熱エネルギーを利用したマイクロ波プラズマCVD装置による例を説明する。

図1は本実施形態で使用したマイクロ波プラズマCVD装置の概略構成図である。

図1を参照すると、本実施形態で使用したマイクロ波プラズマCVD装置10

は、例えば2.45GHzのマイクロ波発生装置1と、アイソレータ及びパワーモニター3と、チューナー5とを有しマイクロ波が照射される反応管7と、この反応管7を真空排気する真空ポンプ(図示しない)と、反応管7に原料ガスである混合ガス又はパージ用ガスを切り換えて供給するガス供給ライン9と、複数の光学窓11,11と、反応管内に設けられた基板ホルダー13と、この基板ホルダー13上に設置された基板15を加熱又は冷却する温度制御システム17とを備え、基板15上にガスが供給されてマイクロ波プラズマ19が発生するようになっている。なお、基板温度は光高温計でモニターしている。

#### [0016]

次に、n型半導体ダイヤモンドの成長条件について説明する。成長条件は、原料、温度、圧力、ガス流量、不純物添加量、基板面積等により異なるが、マイクロ波プラズマCVD法によって気相合成する一例を図2に示す。

図2は本実施形態におけるイオウドープ半導体ダイヤモンドホモエピタキシー の成長条件を示す図である。

図2を参照して説明すると、本実施形態では反応ガスがアルカン、アルケン等の揮発性炭化水素/イオウ化合物/水素の混合ガスを原料ガスとして使用しており、炭化水素はダイヤモンドの構成元素である炭素のソースとして、イオウ化合物はドナー原子のソースとして、また水素はキャリアガスとして使用している。

#### [0017]

アルカンとしては例えばメタン、エタン、プロパンを使用し、アルケンとしては例えばエチレン、プロピレンを使用するが、揮発性炭化水素としてメタンはダイヤモンドの構成元素の炭素供給を最小限に抑えることが容易にできるので最も好ましい。

#### [0018]

イオウ化合物としては、例えば硫化水素( $H_2S$ )、二硫化炭素( $CS_2$ )等の無機イオウ化合物、低級アルキルメルカプタン等の有機イオウ化合物が挙げられるが、硫化水素が最も好ましい。

したがって、混合ガスとしてはメタン/硫化水素/水素を使用するのが好ましい。

#### [0019]

混合ガス中の揮発性炭化水素の濃度は0.1%~5%、好ましくは0.5%~3.0%で使用するのがよい。

混合ガス中のイオウ化合物の濃度は、1 p p m ~ 2 0 0 0 p p m、好ましくは 5 p p m ~ 2 0 0 p p mで使用するのがよい。

#### [0020]

本実施形態ではメタン濃度1%、硫化水素10~100ppmである。硫化水素の濃度が増加するとキャリア濃度が増加するが、この範囲では移動度は硫化水素の添加量が50ppmで最大となるところから50ppmが最も好ましい。

#### [0021]

全ガス流量は装置の規模、例えば反応管部の体積、供給ガス流量及び排気量等によるが、本実施形態では200ml/minである。

ガス流量は各ガス種に対応したマスフローコントローラで制御するが、硫化水素の添加量は例えば100ppm硫化水素/水素の混合ガスボンベを用い、キャリア水素で希釈してマスフローコントローラで流量制御して、所定の添加量の割合に制御している。

#### [0022]

本実施形態では100ppm硫化水素/水素の混合ガスボンベを使用する。本 実施形態では硫化水素濃度を50ppmに設定しているので、全流量が200m 1/minの場合、キャリア水素ガスを100m1/minとして100ppm 硫化水素/水素の混合ガスボンベから100m1/minを流すと全体で硫化水 素濃度が50ppmに設定できる。

#### [0023]

マイクロ波プラズマCVDでは気圧がだいたい30~60Torr内であり、本実施形態では40Torrとした。マイクロ波放電では比較的高い圧力でグロー放電を維持する。

#### [0024]

ダイヤモンドを析出する基板の温度は700 $^{\circ}$  $^{\circ}$  $^{\circ}$ 1100 $^{\circ}$  $^{\circ}$ とするが、本実施形態では830 $^{\circ}$  $^{\circ}$ である。

#### [0025]

また基板ダイヤモンドとして I b ダイヤモンドを使用したが、このタイプのダイヤモンドに限られず、 I a や I I 型でもよい。さらに本実施形態では(100)面にダイヤモンド薄膜をホモエピタキシャル成長させるが、(100)面に限らず、例えば(111)面や(110)面でもよい。

#### [0026]

次に、n型半導体ダイヤモンドの製造方法について説明する。

先ず、表面を洗浄処理した(100)ダイヤモンド基板を基板ホルダーに設置して、ガス供給ラインから水素パージを数回繰り返し真空容器内の窒素や酸素を除去する。次いで、基板ホルダーを加熱しつつ基板表面温度が830℃となるように制御するとともに40Torrに圧力制御する。なお、基板表面温度は例えば光高温計で測定する。

#### [0027]

次に、40Torrの圧力制御の下にマイクロ波放電させるとともにガス供給 ラインでパージ用水素ガスと混合ガスとを切り換えて反応管に、メタン1%/硫 化水素50ppm/水素の混合ガス200ml/minを導入すると、基板上方 にプラズマが発生する。このプラズマ流がダイヤモンド基板に供給され、ダイヤ モンド薄膜がエピタキシャル成長する。

所定膜厚になったら、ガス供給ラインを水素パージに切り換えるとともにマイ クロ波放電を停止し、基板加熱を停止又は冷却する。

最後に室温に戻ったら、常圧復帰した反応管の基板ホルダーから、ダイヤモンド基板を取り出す。

#### [0028]

このようにして製造したダイヤモンド結晶薄膜は、オーミック特性を確認した 測定温度 $250\sim550$  Kにおいて、すべて負のホール係数を示し、室温での移動度は580 cm $^2/V$ ・sと高く、RHEEDで鮮明な菊池パターンが観測でき、結晶薄膜の結晶性がきわめて高い。

したがって本発明のn型半導体ダイヤモンドの製造方法では、高移動度かつ結晶性のよいn型半導体ダイヤモンドを得ることができる。

#### \_\_\_\_(\_0\_0 2\_9)

次に、このようにして製造した n 型半導体ダイヤモンドの特性について説明する。

図3は本実施形態に係るn型半導体ダイヤモンドのキャリア濃度の温度依存性 を示す図である。

図 3 から分かるように、キャリア濃度は温度上昇につれて  $10^{12}\sim10^{16}$  c m  $^{-3}$  まで増加しており、キャリア濃度は温度の逆数に対して指数関数的に変化している。ダイヤモンド薄膜の伝導度は室温で  $1.3\times10^{-3}$   $\Omega^{-1}$  c m  $^{-1}$  である。

したがって図3から活性化エネルギーは0.38eVであることが分かる。

[0030]

図4は本実施形態に係るn型半導体ダイヤモンドのホール移動度の温度依存性 を示す図である。

上述したようにオーミック特性を確認した測定温度250~550Kにおいて、すべて負のホール係数を示す。

図4から明らかなように、室温の1、 $4 \times 10^{13}$  cm $^{-3}$ のキャリア濃度で移動度は580 cm $^2/V$ ・s 程度である。

[0031]

図5は780℃で成長させたn型半導体ダイヤモンドのホール移動度の温度依存性を示す図であり、その他の成長条件は同一である。

図5に示す例ではホール移動度が980cm<sup>2</sup>/V・sであり、したがって本発明のn型半導体ダイヤモンドは極めて高移動度を示す。

なお、IIa型ダイヤモンドの電子移動度は約2000 cm  $^2$  V  $^{-1}$  s  $^{-1}$  と 推定されているが、本実施形態では極めて結晶性がよいため $10^3$  cm  $^2$  V  $^{-1}$  s  $^{-1}$  台の移動度も可能である。

[0032]

図6は本実施形態のイオウ(S)ドープn型半導体ダイヤモンドと従来のリン(P)ドープn型半導体ダイヤモンドとの比較を示す図である。

図6中、□印は成長温度が780℃、○印が830℃での、本発明によるSド

ープn型半導体ダイヤモンドのデータであり、黒丸及び鎖線で示したものが従来のPドープn型半導体ダイヤモンドのデータである。

従来のPドープn型半導体ダイヤモンドでは、室温で移動度が10cm<sup>2</sup>/V・s程度であり、最高値でも30cm<sup>2</sup>/V・s程度である(Diamond and Related Materials 7(1998)540-544、S. Koizumi et al)。

これに対して、本発明に係るSドープn型半導体ダイヤモンドでは、上述したように移動度が約600 $cm^2/V$ ・s以上であり、極めて高移動度である。

#### [0033]

さらに、本発明では、その温度特性が従来の例とは逆に、高温になるにつれてTがっており、その傾きが $\text{T}^{-3/2}$ に比例している。

したがって本発明に係るSドープn型半導体ダイヤモンドでは、キャリアの源が結晶欠陥などではなくドーパント原子によるものであり、n型半導体ダイヤモンドの結晶性が極めて高い。

#### [0034]

図7は本実施形態に係るn型半導体ダイヤモンドのラマンスペクトルを示す図である。

したがって、本実施形態に係るSドープn型半導体ダイヤモンドは極めて結晶性が高い。なお図示していないが、結晶性のやや悪い場合でn型を示したn型半導体ダイヤモンドの波数は約6 c m

#### [0035]

図8は本実施形態に係るn型半導体ダイヤモンドの自由励起子発光と束縛励起 子発光のスペクトルを示す図である。

図8から明らかなように、本実施形態に係るn型半導体ダイヤモンドでは235nm付近の自由励起子発光(FE)と238nm付近の束縛励起子発光(BE)とがあり、結晶性が極めて高いことを示している。

このように本実施例では、自由励起子発光と束縛励起子発光が観測され、また

上述したように負のホール係数を示していることから、本実施形態に係るSドープn型半導体ダイヤモンドではバンドギャップ内にS原子によるドナーレベルが 形成されている。

[0036]

以上のことから、本実施形態に係るSドープn型半導体ダイヤモンドでは、Sによって導入されたドナーレベルが伝導帯の下O.38eVにある。

[0037]

図9 (a) はSEM写真を示し、(b) はRHEEDパターンを示す。

図9(a)に明らかに表れているように、Sドープn型半導体ダイヤモンドの表面は非常になめらかである。そして、図9(b)から明らかなように、非常に鮮明な菊池パターンが生じており、結晶性が極めて高いことが確認できる。

[0038]

図10は本実施形態に係るn型半導体ダイヤモンドにおけるSIMSのプロファイルを示す図である。

図10からCVDダイヤモンド薄膜中でイオウ(S)が一定濃度でドープされており、このSは少なくともSIMSの検出限界の $10^{13}$  cm $^{-3}$ 以上ドープされている。

[0039]

【発明の効果】

以上の説明から理解されるように、本発明で作製されるn型半導体ダイヤモンドは、n導電型の高移動度かつ高品質である。

またn型半導体ダイヤモンドの製造方法では、イオウをドープしたダイヤモンド結晶薄膜はn型特性を示し、高移動度かつ高品質のn型半導体ダイヤモンド薄膜を製造することができる。

したがって、本発明によれば、従来からのp型半導体ダイヤモンドと相まって p n 接合を形成した半導体ダイヤモンド薄膜の工業的な製造が可能になり、小型 ハイパワーデバイス、高出力高周波デバイス及び高温動作デバイス等の製造が実現されることができる。

【図面の簡単な説明】

#### 【図1】

本実施形態で使用したマイクロ波プラズマCVD装置の概略構成図である。

#### 【図2】

本実施形態におけるイオウドープn型半導体ダイヤモンドホモエピタキシー成 長条件を示す図である。

#### 【図3】

本実施形態に係るイオウドープn型半導体ダイヤモンドのキャリア濃度の温度 依存性を示す図である。

#### 【図4】

本実施形態に係るイオウドープn型半導体ダイヤモンドのホール移動度の温度 依存性を示す図である。

#### 【図5】

他の実施形態の780℃で成長させたイオウドープn型半導体ダイヤモンドのホール移動度の温度依存性を示す図である。

#### 【図6】

本実施形態のイオウドープn型半導体ダイヤモンドと従来のリンドープn型半 導体ダイヤモンドとの比較を示す図である。

#### 【図7】

本実施形態に係るイオウドープn型半導体ダイヤモンドのラマンスペクトルを 示す図である。

#### 【図8】

本実施形態に係るイオウドープn型半導体ダイヤモンドの自由励起子発光と東 縛励起子発光のスペクトルを示す図である。

#### 【図9】

本実施形態に係るイオウドープn型半導体ダイヤモンドの結晶性を示す図であり、(a)はSEM写真を示し、(b)はRHEEDパターンを示す。

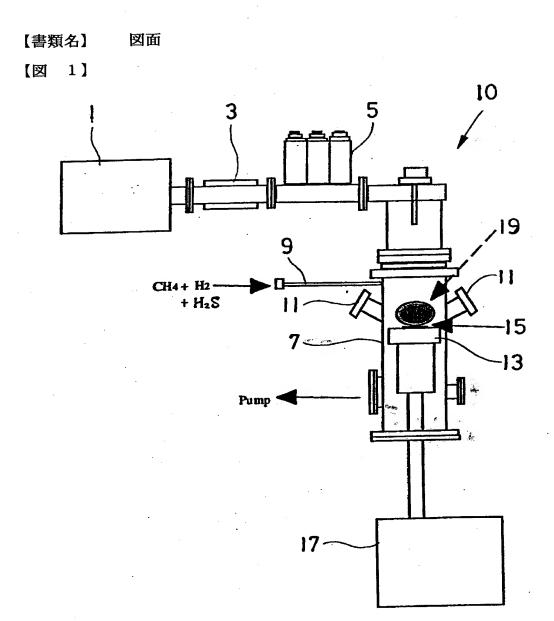
#### 【図10】

本実施形態に係るイオウドープn型半導体ダイヤモンドにおけるSIMSのプロファイルを示す図である。

#### 特平11-124682

#### 【符号の説明】

- 1 マイクロ波発生装置
- 3 モニター
- 5 チューナ
- 7 反応管
- 9 ガス供給ライン
- 10 マイクロ波プラズマCVD装置
- 11 光学窓
- 13 基板ホルダー
- 15 基板
- 17 温度制御システム
- 19 マイクロ波プラズマ

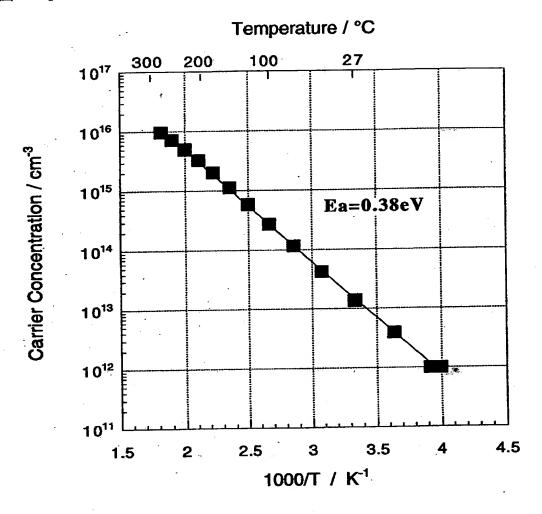


### 【図 2】

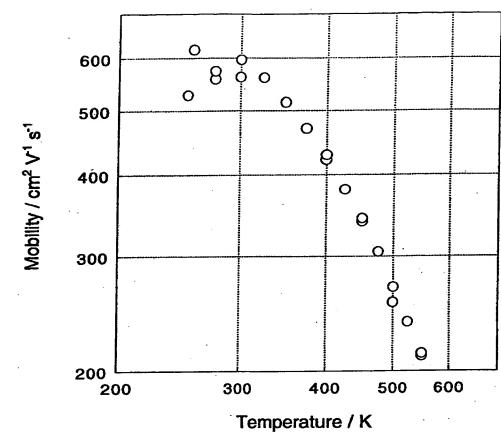
#	
#	
W	
测	
明	
<b>*</b>	
T	
Į	
11	
#	
1	
Ŋ	
٩١	
ינ	
Н	
ili	
匹	
4	
0	
V.	
1	
λ	
íίi	
٣	
F	
<u> </u>	
7	
Ŋ	
4	
1,	
4	
_	
11	
+	
1/	
7	
-	

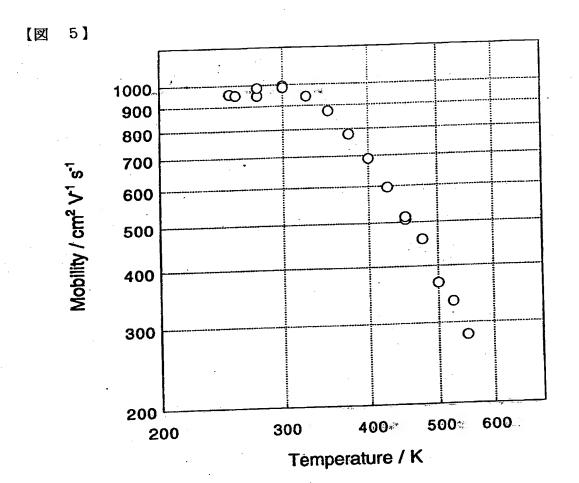
CH1 /H2 S/H2	1.0%	10~100ppm	1000~1000ppm	200m1min <sup>-1</sup>	40Torr	2. 45GHz, 300~400W	830°C	エアーエエー もがく セルンド (100)
ガンレース	CH, 灣度	H <sub>2</sub> S鴻政	S/C 出	全ガス流量	风田田	マイクロ波	基板温度	かんセインで推放

【図 3】

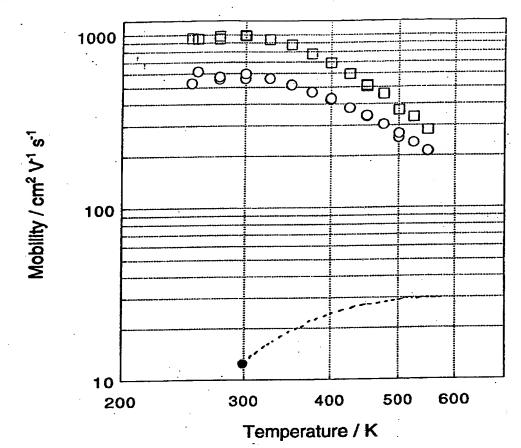


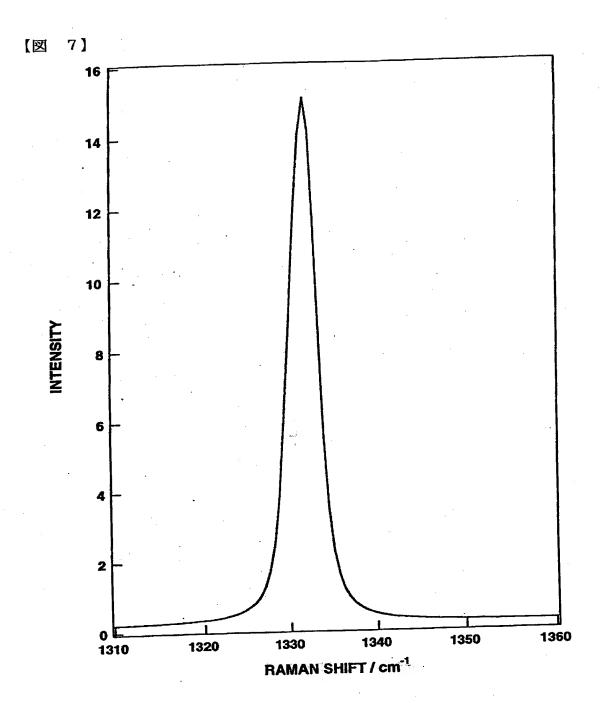




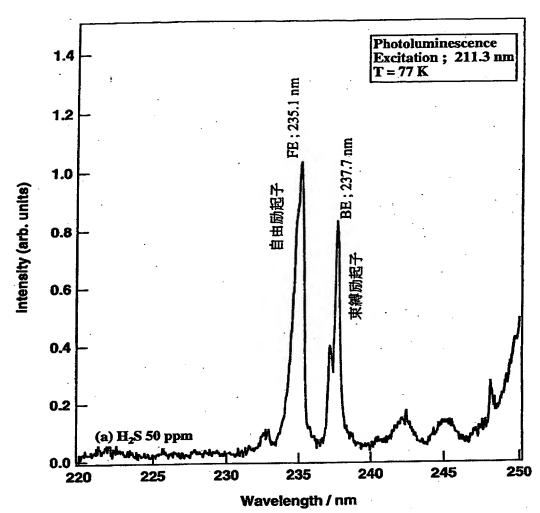






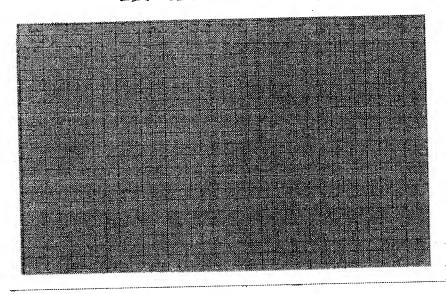






【図 9】

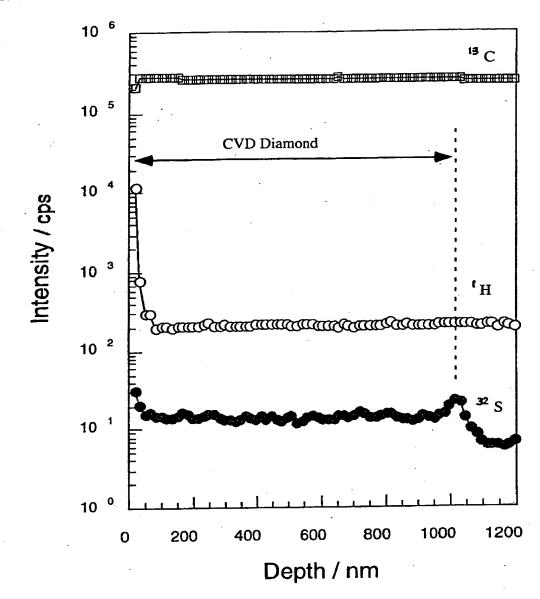
図面代用写真(a) イオウドープダイヤモンドの 显 微 鏡 写 真



図面代用写真 (カラー) (b)
イオウドープダイヤモンドの







【書類名】 要約書

【要約】

【課題】 n 導電型の高移動度かつ高品質のn型半導体ダイヤモンド及びその製造方法を提供する。

【解決手段】 基板ホルダーを加熱しつつ基板表面温度が830℃になるように制御するとともに40Torrに圧力制御する。次に40Torrの圧力制御下でマイクロ波放電させるとともにガス供給ラインでパージ用水素ガスと混合ガスとを切り換えて反応管に、メタン1%/硫化水素50ppm/水素の混合ガス200m1/minを導入すると基板上方にプラズマが発生する。このプラズマ流をダイヤモンド基板に供給し、ダイヤモンド薄膜をエピタキシャル成長させる。所定膜厚になったらガス供給ラインを水素パージに切り換えるとともにマイクロ波放電を停止し、基板加熱を停止又は冷却する。このようにして高移動度かつ高品質のイオウドープn型半導体ダイヤモンドが得られる。

【選択図】 図2

#### 出願人履歴情報

識別番号

[396020800]

1. 変更年月日

1998年 2月24日

[変更理由]

名称変更

住 所

埼玉県川口市本町4丁目1番8号

氏 名

科学技術振興事業団

#### 出願人履歴情報

識別番号

[591030983]

1. 変更年月日

1991年 1月24日

[変更理由]

新規登録

住 所

茨城県つくば市並木1丁目1番地

氏 名

科学技術庁無機材質研究所長